INGENIEUR ELECTRONIQUE

Né(e) en 1984 · 5020 Tunisie · 1 à 3 ans d'expérience · Réf. 1010251100

Ma recherche

Contrat recherché : Tout contrat
Zone : Toute la France
Mobilité : france et étranger
Rémunération : A étudier
Secteur : Bâtiment

Formations

2008
diplôme d'ingénieur ingénieur en génie informatique appliquée option télécommunication et réseaux industriels l'école nationale d'ingénieurs de sousse (eniso) tunisie

Expériences professionnelles

Calculateur / Calculatrice études en mécanique
telnet stage ingénieur 1 mois étude et recherche de solution pour le re design d'un tachymètre industriel * initiation avec l'outil de conception altium. * recherche de solution et initiation de conception système d'un instrument de mesure de vitesse de rotation. responsabilités oétude du cahier des charges. spécification des entrées/sorties. spécification des composants.

Software Designer
telnet projet fin d'etude 4mois du 29 février 30 stage de 4 mois effectué dans le cadre des activités de la recherche et développement sein de la société telnet, le sujet proposé consiste préparer tout un environnement électronique (evaluation board) qui va servir pour le développement et le prototypage de plusieurs systèmes embarqués y compris un système de direction découplé s'inscrivant dans la nouvelle technologie de drive by wire ou plus précisément dans notre cas le steer by wire .

Contrôleur / Contrôleuse en métrologie dimensionnelle en mécanique et travail des métaux
projet tachymètre re design de deux instruments de mesures de vitesse de rotation (tachymètres industriels ca1725/ pour chauvin arnoux) suite l'obsolescence des composants actifs (processeur, contrôleur d'affichage et mémoires) qui constituent l'ancien design et suite la demande client de rajouter la connectique usb et d'améliorer l'autonomie et la performance (processeur 16bit low power) en gardant le même aspect mécanique du produit.

Détecteur / Détectrice son
projet avdec décodeur audio vidéo professionnel ce projet consiste en l'élaboration d'un système de décodage audio / vidéo pour thomson (14 layers pcb, composants, 3 fpga altera cycloneiii, 5 processors 32 bits, 10 voltage levels, 6 ddr2, 16 ddr, 5 flash, 2 gbit ethernet, ethernet, serial & parallel video, high definition, jtag boundary scan, test takaya)

Concepteur développeur / Conceptrice développeuse de système électronique
telnet ingénieur d'application depuis division electronics design automation (eda) conception et analyse des circuits électroniques, pcb schémas et layout, création des bom, engineering documentation, pcb design, optimisation des systèmes électroniques.

Langues

Français (Langue maternelle), Anglais (Courant)

Compétences

Outils Altium Designer, Autocad 2008

UART, RS232, RS485, I2c, SPI, USB, Ethernet, ASI, CAN…
Windows NT, 2000, XP
(niveau académique) : C, Java, VHDL
Cadence (Allegro 16.2), P-SPICE, Proteus Design, Mentor PADS Layout, Gerber viewer, Altium Designer

summer 08, Autocad2008, netbeans, ModelSim.

Loisirs

Photographie et Vidéo, Voyage, Chasse et pêche, musique orientale…

Fiche anonyme — l'identité et les coordonnées du candidat sont communiquées aux recruteurs qui en font la demande sur pmebtp.com.