

Né en Février 1984  
**91250 Tigery**  
**5 à 10 ans d'expérience**  
Réf : 2011171046

## Ingénieur en électronique

### Ma recherche

---

Je recherche tout type de contrat, dans toute la France, dans le Batiment.

### Formations

---

**06/2010** : Bac +5 à Université d'Huddersfield  
Master en Electronique

**06/2009** : Bac +3 à Université d'Huddersfield  
Licence en Electronique

**06/2008** : Bac +2 à Lycée Gustave Eiffel  
BTS Systèmes Electronique

**06/2005** : Bac à Lycée Polyvalent de Grand-Bourg  
Baccalauréat Scientifique

### Expériences professionnelles

---

#### **10/2017 - 06/2018 :**

Responsable intégration de bancs de test chez Thales  
Responsable de l'intégration de bancs de test pour conformité aux marquages CE, mise à jour des dossiers, définition des tests d'intégration et mise en place sur plateforme de test.

#### **07/2013 - 04/2017 :**

Concepteur de bancs de test/ Développeur d'applicatifs de test ODTGEN chez Mc2s  
Réalisation d'applicatifs de test N2 et/ou N3 pour la RATP, conception de cartes électroniques pour des bancs de test, rédaction des dossiers de spécification.

#### **11/2012 - 06/2013 :**

Chargé d'essais immunité validation/homologation chez Psa  
Réalisation d'essais Validation et Homologation en Immunité aux champs électromagnétiques pour tout projet véhicule.

#### **11/2011 - 11/2012 :**

Ingénieur validation bancs de tests chez Faurecia Clarion Electronics  
Validation électronique hardware de bancs de test automobile, rédaction du plan de validation via des cas de tests fonctionnels dédiés pour chaque niveau de banc de test.

#### **11/2011 - 11/2012 :**

Technicien bureau d'étude chez Paulstra Vibrachoc  
Responsable mise à jour et évolutions des bancs de tests.

## **Langues**

---

Anglais (Oral : courant / Ecrit : intermédiaire), Espagnol (Oral : notions / Ecrit : débutant)

## **Permis**

---

Permis B