Ingénieur Télécommunication & Electronique Numérique

Né(e) en 1990 · 75018 Paris · 1 à 3 ans d'expérience · Réf. 2101140920

Ma recherche

Contrat recherché : Tout contrat
Zone : Ile de France
Mobilité : sur toute la région
Rémunération : A étudier
Secteur : Ingénierie

Formations

2014 — Bac +5 — Télécom ParisTech & UPMC
Master Systèmes de Télécommunications Numériques SysCom STN
2012 — Bac +2 — Ecole Nationale d'Ingénieurs (ENIS)
Formation en ingénierie électrique /Electronique et Nouvelles Technologies (ENT)

Expériences professionnelles

04/2014 - 10/2014 — Stage de master
Modélisation des systèmes optiques à base de fibre à dispersion décalée (DSF) et de fibre standard (SMF)
- Mise en place d'un banc de transmission optique (formats PDM/QPSK et débit de 100 Gbit/s)
- Elaboration des modèles de transmission en utilisant la technique de multiplexage en longueur d'onde WDM et la détection cohérente
- Etude de performance des systèmes combinés DSF/SMF

2013 - 2013 — Enseignante temporaire
Matières enseignées: logique séquentielle, microcontrôleur, système logique, électronique…

01/2012 - 06/2012 — Projet fin d'étude d'ingénieur
Réalisation d'un banc de test pour les cartes de commande des automates (produit Sagem)
- Développement d'une séquence de test qui initie la communication avec la carte mère, collecte les résultats de test en sortie.
- Utilisation d'un processeur MIPS pour le pilotage des pins de test et l'analyse des trains binaires
- Configuration de la carte FPGA Spartan III pour exécuter le test
- Mise en place d'une chaîne de communication entre le banc de test et une interface PC (utilisation de la technologie JTAG)

06/2011 - 08/2011 — Projet fin d'année
Conception et réalisation d'une carte électronique pour le test d'un câble poly variant.

Langues

Français (Courant)

Compétences

Ingénieur Télécommunication & Electronique Numérique
Langages : C/C++, assembleur, mikroC, scripting TCL, VHDL, SystemC
Outils CAO microelectronique: XILINX (ISE, XSIM), Altera (Quartus II), MENTOR GRAPHICS (Design Manager, Modelsim), Agilent ADS, Eagle, Quartus, Tanner EDA, Visual Studio, Orcad(PSpice/ Simulate/ Layout), niosII
Autres Outils: Matlab/Simulink, Labview, Proteus(isis.prospice/ares), MPLAB Réseaux (modèles, architectures et protocoles): ATM, Ethernet, LAN, VLAN, WAN, PAN, WPAN, TCP/IP, SDH, WDM, WIFI
Techniques de transmission: TDMA, FDMA, CDMA
Technologies mobiles: GSM, GPRS, RNIS, EDGE, UMTS, HSPA
Traitement de signal et codage canal

Permis

Permis B

Loisirs

Natation, sport, voyage, musique, cinéma, astronomie, nature...

Fiche anonyme — l'identité et les coordonnées du candidat sont communiquées aux recruteurs qui en font la demande sur pmebtp.com.