

Né le 01/01/1986
95350 St Brice Sous Foret
Plus de 10 ans d'expérience
Réf : 241231085812

Ingénieur dsp, traitement de signal/logiciel embarqué

Ma recherche

Je recherche tout type de contrat, sur toute la région Ile de France, dans le Batiment.

Formations

Bac +3 à Université d'Ingénierie de Pondichéry
BAC + 4 DANS L'INGÉNIERIE DE L'ÉLECTRONIQUE ET DE TELE-COMMUNICATION

Bac à Université de Madras
BAC

Expériences professionnelles

09/2023 - à ce jour :

Ingénieur FPGA/embarqué/deep learning chez Bowen sur Île-de-france

Au sein des équipes de FPGA/embarqué/cuda en charge du projet de logiciel embarqué. Traitement du signal pour RADAR avec FPGA xilinx en VHDL/verilog, cuda implémentation du deep learning algorithmes pour RADAR detection.

12/2021 - 08/2022 :

Ingénieur embarqué chez Cedarnet

Portage du Regulation software sur les cartes de ST-licro ARM MCU avec CAN protocole. Implementation du software pour réguler le tension/current avec le CAN protocol.

04/2021 - 09/2021 :

Consultant freelance chez Ingenico

Portage d'opensource software weston/wayland compositor et déchirage graphique fenêtres d'écran pour les paiement terminaux.

10/2018 - 12/2019 :

Ingénieur Responsable hardware et software chez Cose

Photogrammétrie 3D aux distances des kilomètres pour identifier des objets en mouvement et stationnaire.

08/2017 - 03/2018 :

Ingénieur Consultant en Freelance chez Sagemcom

Bash script modification dans le Make file et intégration de plusieurs parties (u-boot, toutes les couches de DSL).

06/2015 - 02/2017 :

Système architecte chez Lea Networks

Architecte du système sur les produits PLC et des routeurs Wi-Fi avec le SDK puce de Broadcom.

11/2014 - 05/2015 :

Ingénieur chez Nxp

Linux 4.4 kernel logiciel modifications pour arm cortex 8.

10/2003 - 12/2003 :

Manager chez Tata Elxsi

Implémentation d'algorithmes en Matlab, codage (en assembleur et c) en autonomie dans l'équipe.

Langues

Anglais (Oral : notions / Ecrit : débutant)