Ingénieur en Réseaux et Télécommunications

59650 Villeneuve D'ascq · 5 à 10 ans d'expérience · Réf. 250102084907

Ma recherche

Contrat recherché : Tout contrat
Zone : Hauts-de-France
Mobilité : sur toute la région
Rémunération : A étudier
Secteur : Bâtiment

Formations

2024-06-30 — Bac +5 — Université de Lille, France
Master 2 R&T Réseaux et télécommunication - Parcours Systèmes électroniques communicants (SYSCOM)
2023-06-30 — Bac +4 — Université de Lille, France
Master 1 R&T Réseaux et télécommunication - Parcours Systèmes électroniques communicants (SYSCOM) - CURSUS MASTER INGENIERIE (CMI)
2021-06-30 — Bac +5 — Université de Lille, France
Licence 3 - Parcours électronique numérique, hyperfréquence, Électrotechnique, Automatique-CURSUS MASTER INGENIERIE (CMI)
2020-06-30 — Bac +5 — Université de Lille, France
Licence 2 EEEA - Parcours Electronique, Systèmes Electriques , Automatique - CURSUS MASTER INGENIERIE (CMI)
2019-06-30 — Bac +2 — MP-Maroc
Classe préparatoire CPGE (Maths SPE) option mathématique physique
2018-06-30 — Bac +2 — MPSI-Maroc
Classe préparatoire CPGE (MATHS SUP) option mathématique physique, science d'ingénierie
2017-06-30 — Bac — Maroc
Baccalauréat Scientifique Série : Sciences Expérimentales Option Sciences Physiques

Expériences professionnelles

2024-01-01 - 2024-12-31
technologie neuromorphique en utilisant un processus CMOS en sous-seuil: - Conception des circuits intégrés - optimisation des neurones artificiels - optimisation de la plasticité synaptique - intégration des neurones dans un système global pour l'IoT et la technologie RF
2023-01-01 - 2024-01-01
RFID HF : Optimisation et analyse d'une antenne rectangulaire 4 Spires à 13,56 MHz - Projet de conception d'antenne Patch sur CST - Projet d'étude d'une antenne multibande omni double polarisation : de la théorie à la pratique avec simulations sur CST et tests en chambre anéchoïque - Projet de conception d'un amplificateur faible bruit à 4 GHz sur substrat verre-téflon sur ADS
2022-01-01 - 2023-01-01
validation d'une chaîne de communication numérique en VHDL
2020-01-01 - 2021-12-31
2020-01-01 - 2022-01-01
2019-01-01 - 2020-12-31 — Stage d'observation
2019-01-01 - 2020-01-01

Langues

Anglais (Courant), Arabe (Courant), Français (Courant)

Compétences

antenne, circuits intégrés, Enseignement, Entrepreneuriat, Gestion de projet, Électrotechnique, INGENIERIE, ingénierie, mathématique, Modulation, polarisation, Sciences Physiques, CMOS, semi-conducteurs, simulations, Systèmes électroniques, Systèmes Electriques, Traitement du signal, Électromagnétisme

Atouts

Travail en équipe, Rigoureuse, communicants, Applications de Bureau, COMPÉTENCES Informatique, Électronique analogique, électronique numérique, FPGA, VHDL, LTSpice, Matlab, Système embarqué, communication numérique

Fiche anonyme — l'identité et les coordonnées du candidat sont communiquées aux recruteurs qui en font la demande sur pmebtp.com.