

78210 Saint-cyr-l'ecole

5 à 10 ans d'expérience

Réf : 2501092049

Ingénieur développement logiciel embarqué

Ma recherche

Je recherche tout type de contrat, sur toute la région Ile de France, dans le Batiment.

Formations

06/2018 : Bac +5 à IRIS sur Paris

Mastère Européen Informatique: Anglais : Courant développement, systèmes, sécurité et réseaux informatique, (Alternance)

06/2012 : Bac +5 à ESME - Sudria (Ivry sur seine)

Ingénieur Généraliste, spécialisation en Certifications Ingénierie des Systèmes Embarqués

Expériences professionnelles

08/2021 à ce jour :

Ingénieur Développement Logiciel Embarqué chez Airbus Defence And Space

Secteur d'activité Télécom et Spacial

Mission/Projet Tester un lot de cartes processing d'un démonstrateur de télécommunication spacial

Participer aux tests d'un des deux équipements de ce démonstrateur.

Faire la pré-étude de la nouvelle carte processing pour une industrialisation de ce démonstrateur.

Tâches/Réalisations ? Rédiger le plan de tests de la carte processing ZUP (Zynq UltraScale+ Processing)

? Développer scripts de test Python permettant de tester le lien CAN avec le FPGA ProASIC3 de la carte ZUP

? Développer scripts TCL permettant de tester les liens SPI et UART avec le Zynq UltraScale+

? Tester les mémoires FLASH et DDR4

? Intégrer le bitstream dans le ProASIC3 de la ZUP et réaliser des tests fonctionnels

? Tester les parties PS et PL du Zynq.

? Caractériser le bitstream du ProASIC3

? Compléter la caractérisation de la ZUP

? Réaliser les tests ZUP à froid et à chaud.

? Développer et automatiser les tests de l'équipement intégrant la carte ZUP

? Participer aux tests équipement sur cartes EM.

? Etre en support de l'équipe AIV pour les tests de l'équipement de vol en salle blanche.

? Faire la qualification report du Zynq UltraScale+ de la ZUP pour le CNES

? Faire la pré-étude de testabilité de la nouvelle carte processing intégrant le SoC NG ULTRA

? Valider IPs de communications et de configuration sur cible NG ULTRA intégrer à une carte de démonstration.

Outils et SoC: Zyna UltraScale+ et NanXplore NG ULTRA
techniques FPGA : ACTEL ProASIC3
Langages : Python, TCL et script Trace32 (.cmm)
Systèmes : Windows 7/ 10 et Linux.
Outils Xilinx : Vivado, XSCT et Trace32.
Sondes : CAN Kvaser Leaf Light HS v2, JTAG Xilinx Platform cable USB II et JTAG Lauterbach.

Expérience 2 Ingénieur Développement Logiciel Embarqué

12/2018 - 10/2020 :

chez Sagemcom

Mission/Projet Développement et de la correction firmware d'une gateway hybride (xDSL/LTE)

Tâches/Réalisations ? Reproduire les anomalies du logiciel sur la gateway ou aux moyens de VMs, analyser et corriger.

? Développer les nouvelles fonctionnalités spécifiées par le client: service de mise à jour semi-automatique du firmware et service de notification automatique d'événements par e-mail.

? Ajouter de nouvelles options de configuration et de gestion à la GUI (Graphical User Interface).

? Développer la fonctionnalité de mise à jour firmware des répéteurs WIFI.

? Développer en s'appuyant sur le Middleware SWAN.

? Intégrer des modules développés pour une autre Gateway.

? Intégrer des librairies Open Source.

? Livrer les corrections avec plan de test et les nouvelles fonctionnalités à l'intégrateur logiciel.

? Participer aux réunions de projet en cycle en V puis en méthodologie Agile Scrum.

? Interagir avec l'équipe GUI.

11/2016 - 09/2018 :

Ingénieur Développement Logiciel Embarqué chez Airbus Ds

Secteur d'activité Aéronautique

Mission/Projet Portage du simulateur de mobile radio TETRAPOL d'architecture TDM vers une architecture IP.

Tâches/Réalisations ? Analyser et corriger le logiciel simulateur écrit en langage C, afin de le rendre compatible avec la nouvelle architecture logicielle et matériel

? Ecrire et modifier des Imakefiles

01/2010 - 12/2010 :

Développeur Python IHM chez Thales Global Services

Secteur d'activité Aéronautique

Mission/Projet Développement d'une application web avec le framework Django.

Tâches/Réalisations ? Prendre connaissance de la plateforme logicielle Orchestra.

? Développer des scripts Python et utiliser la bibliothèque graphique Tkinder.

? Développer et tester une application web, outil d'expertise destiné aux utilisateurs Orchestra.

Outils et Python/ HTML/ CSS , Framework Django, Terminal DOS techniques

01/2010 - 12/2010 :

Développeur & administration Informatique chez Mds Informatique

Tâches/Réalisations ? Configuration serveur Apache

? Développement de bases de données SQL

Langues

Anglais (Oral : courant / Ecrit : intermédiaire), Français (Oral : courant / Ecrit : intermédiaire)

Atouts et compétences

Architecture, graphique, cycle en V, suivi de projet, industrialisation, Xilinx, Participer aux réunions, plan de tests, plan de test, Sondes, simulateur, automatiser, tests fonctionnels, testabilité, salle blanche