Ingénieur Développement Logiciel Embarqué

78210 Saint-Cyr-l'Ecole · 5 à 10 ans d'expérience · Réf. 2501092049

Ma recherche

Contrat recherché : Tout contrat
Zone : Ile de France
Mobilité : sur toute la région
Rémunération : a étudier
Secteur : Batiment

Formations

06/2018 — Bac +5 — IRIS
Mastère Européen Informatique: Anglais : Courant développement, systèmes, sécurité et réseaux informatique, (Alternance)
06/2012 — Bac +5 — ESME - Sudria (Ivry sur seine)
Ingénieur Généraliste, spécialisation en Certifications Ingénierie des Systèmes Embarqués

Expériences professionnelles

08/2021 - à ce jour — Ingénieur Développement Logiciel Embarqué
Secteur d'activité Télécom et Spacial

Mission/Projet Tester un lot de cartes processing d'un démonstrateur de télécommunication spacial
Participer aux tests d'un des deux équipements de ce démonstrateur.

Faire la pré-étude de la nouvelle carte processing pour une industrialisation de ce démonstrateur.

Tâches/Réalisations
- ? Rédiger le plan de tests de la carte processing ZUP (Zynq UltraScale+ Processing)
- ? Développer scripts de test Python permettant de tester le lien CAN avec le FPGA ProASIC3 de la carte ZUP
- ? Développer scripts TCL permettant de tester les liens SPI et UART avec le Zynq UltraScale+
- ? Tester les mémoires FLASH et DDR4
- ? Intégrer le bitstream dans le ProASIC3 de la ZUP et réaliser des tests fonctionnels
- ? Tester les parties PS et PL du Zynq.
- ? Caractériser le bistream du ProASIC3
- ? Compléter la caractérisation de la ZUP
- ? Réaliser les tests ZUP à froid et à chaud.
- ? Développer et automatiser les tests de l'équipement intégrant la carte ZUP
- ? Participer aux tests équipement sur cartes EM.
- ? Etre en support de l'équipe AIV pour les tests de l'équipement de vol en salle blanche.
- ? Faire la qualification report du Zynq UltraScale+ de la ZUP pour le CNES
- ? Faire la pré-étude de testabilité de la nouvelle carte processing intégrant le SoC NG ULTRA
- ? Valider IPs de communications et de configuration sur cible NG ULTRA intégrer à une carte de démonstration.

Outils et techniques SoC: Zyna UltraScale+ et NanXplore NG ULTRA
FPGA : ACTEL ProASIC3

Langages : Python, TCL et script Trace32 (.cmm)
Systèmes : Windows 7/ 10 et Linux.
Outils Xilinx : Vivado, XSCT et Trace32.
Sondes : CAN Kvaser Leaf Light HS v2, JTAG Xilinx Plateform cable USB II et JTAG Lauterbach.

Expérience 2 Ingénieur Développement Logiciel Embarqué
12/2018 - 10/2020
Mission/Projet Développement et de la correction firmware d'une gateway hybride (xDSL/LTE)

Tâches/Réalisations
- ? Reproduire les anomalies du logiciel sur la gateway ou aux moyens de VMs, analyser et corriger.
- ? Développer les nouvelles fonctionnalités spécifiées par le client: service de mise à jour semi-automatique du firmware et service de notification automatique d'événements par e-mail.
- ? Ajouter de nouvelles options de configuration et de gestion à la GUI (Graphical User Interface).
- ? Développer la fonctionnalité de mise à jour firmware des répéteurs WIFI.
- ? Développer en s'appuyant sur le Middleware SWAN.
- ? Intégrer des modules développés pour une autre Gateway.
- ? Intégrer des librairies Open Source.
- ? Livrer les corrections avec plan de test et les nouvelles fonctionnalités à l'intégrateur logiciel.
- ? Participer aux réunions de projet en cycle en V puis en méthodologie Agile Scrum.
- ? Interagir avec l'équipe GUI.

11/2016 - 09/2018 — Ingénieur Développement Logiciel Embarqué
Secteur d'activité Aéronautique

Mission/Projet Portage du simulateur de mobile radio TETRAPOL d'architecture TDM vers une architecture IP.

Tâches/Réalisations
- ? Analyser et corriger le logiciel simulateur écrit en langage C, afin de le rendre compatible avec la nouvelle architecture logicielle et matériel
- ? Ecrire et modifier des Imakefiles

01/2010 - 12/2010 — Développeur & administration Informatique
Tâches/Réalisations
- ? Configuration serveur Apache
- ? Développement de bases de données SQL

01/2010 - 12/2010 — Développeur Python IHM
Secteur d'activité Aéronautique

Mission/Projet Développement d'une application web avec le framework Django.

Tâches/Réalisations
- ? Prendre connaissance de la plateforme logicielle Orchestra.
- ? Développer des scripts Python et utiliser la bibliothèque graphique Tkinder.
- ? Développer et tester une application web, outil d'expertise destiner aux utilisateurs Orchestra.

Outils et techniques Python/ HTML/ CSS , Framework Django, Terminal DOS

Langues

Anglais (courant), Français (courant)

Compétences

Architecture, graphique, cycle en V, suivi de projet, industrialisation, Xilinx, Participer aux réunions, plan de tests, plan de test, Sondes, simulateur, automatiser, tests fonctionnels, testabilité, salle blanche

Atouts

Apache, application web, architecture logicielle, Bugzilla, C, C/C++, C++, CSS, Développement Logiciel, DNS, xDSL, Django, DHCP, Développement de bases de données, Eclipse, Ethernet, XML, FPGA, firewall, firmware, Fortran, GCC, GIT, HTML, VHDL, hyperviseur, Clearcase, Ingénierie des Systèmes, Intel, Graphical User Interface, Iptables, Jira, Java, JTAG, KVM, Linux, Linux embarqué, LTE, Matlab, Windows, Windows 7, Middleware, méthodologie Agile, Scrum, OpenWRT, outil logiciel, PHP, microcontrôleur, Python, Qemu, Red Hat, routage IP, Ruby, réseaux informatique, Shell, Solaris 10, Solaris, SQL, Zynq, TCP/IP, TCL, Open Source, WIFI, scripts de test, Trace32, Ubuntu, Linux Ubuntu, UART, Vim, virtualisation, Vivado, Wireshark

Fiche anonyme — l'identité et les coordonnées du candidat sont communiquées aux recruteurs qui en font la demande sur pmebtp.com.