

78210 Saint-cyr-l'ecole
5 à 10 ans d'expérience
Réf : 2503091918

Ingénieur développement logiciel embarqué

Ma recherche

Je recherche tout type de contrat, sur toute la région Ile de France, dans le Batiment.

Formations

06/2018 : Bac +5 à Alternance) IRIS sur Paris

Mastère Européen Informatique: développement, systèmes, sécurité et réseaux informatique

06/2012 : Bac +5 à ESME - Sudria (Ivry sur seine)

Ingénieur Généraliste, spécialisation en Ingénierie des Systèmes Embarqués

Expériences professionnelles

08/2021 à ce jour :

Ingénieur IVL Embarqué chez Airbus Defence And Space

Secteur d'activité Télécom et Spacial

Mission/Projet

Tester un lot de cartes processing d'un démonstrateur de télécommunication spacial

Participer aux tests d'un des deux équipements de ce démonstrateur.

Faire la pré-étude de la nouvelle carte processing pour une industrialisation de ce démonstrateur.

Tâches/Réalisations

- * Rédiger le plan de tests de la carte processing ZUP (Zynq UltraScale+ Processing)
- * Développer scripts de test Python permettant de tester le lien CAN avec le FPGA ProASIC3 de la carte ZUP
- * Développer scripts TCL permettant de tester les liens SPI et UART avec le Zynq UltraScale+
- * Tester les mémoires FLASH et DDR4
- * Intégrer le bitstream dans le ProASIC3 de la ZUP et réaliser des tests fonctionnels
- * Tester les parties PS et PL du Zynq.
- * Caractériser le bistream du ProASIC3
- * Compléter la caractérisation de la ZUP
- * Réaliser les tests ZUP à froid et à chaud.
- * Développer et automatiser les tests de l'équipement intégrant la carte ZUP
- * Participer aux tests équipement sur cartes EM.
- * Etre en support de l'équipe AIV pour les tests de l'équipement de vol en salle blanche.
- * Faire la qualification report du Zynq UltraScale+ de la ZUP pour le CNES
- * Faire la pré-étude de testabilité de la nouvelle carte processing intégrant le SoC NG ULTRA
- * Valider IPs de communications et de configuration sur cible NG ULTRA intégrer à une carte de démonstration.

12/2018 - 10/2020 :

Ingénieur Développement Logiciel Embarqué chez Sagemcom

Mission/Projet Développement et de la correction firmware d'une gateway hybride (xDSL/LTE)

Tâches/Réalisations

- * Reproduire les anomalies du logiciel sur la gateway ou aux moyens de VMs, analyser et

corriger.

- * Développer les nouvelles fonctionnalités spécifiées par le client: service de mise à jour semi-automatique du firmware et service de notification automatique d'événements par e-mail.
- * Ajouter de nouvelles options de configuration et de gestion à la GUI (Graphical User Interface).
- * Développer la fonctionnalité de mise à jour firmware des répéteurs WIFI.
- * Développer en s'appuyant sur le Middleware SWAN.
- * Intégrer des modules développés pour une autre Gateway.
- * Intégrer des librairies Open Source.
- * Livrer les corrections avec plan de test et les nouvelles fonctionnalités à l'intégrateur logiciel.
- * Participer aux réunions de projet en cycle en V puis en méthodologie Agile Scrum.
- * Interagir avec l'équipe GUI.

11/2016 - 09/2018 :

Ingénieur Développement Logiciel Embarqué chez Airbus Ds

Secteur d'activité Aéronautique

Mission/Projet Portage du simulateur de mobile radio TETRAPOL d'architecture TDM vers une architecture IP.

Tâches/Réalisations

- * Analyser et corriger le logiciel simulateur écrit en langage C, afin de le rendre compatible avec la nouvelle architecture logicielle et matériel
- * Ecrire et modifier des Makefiles
- * Compiler (Cross Compilation) et compacter le logiciel, afin de s'affranchir des contraintes d'alignements, sous Clearcase
- * Générer l'exécutable logiciel ainsi que le Middleware TETRAPOL
- * Mettre en place un serveur DHCP sous Solaris 10
- * Installer et configurer les logiciels de l'environnement TETRAPOL
- * Installer, configurer et tester le logiciel simulateur sur VMs, hyperviseur sur serveur Kontron
- * Analyser des trames IP sous Wireshark
- * Modifier règles réseaux avec l'outil logiciel Iptables
- * Utiliser l'outil de virtualisation KVM sous Red Hat Enterprise Linux (5.2/7.2)
- * Suivre le projet sous Jira en méthodologie Agile
- * Livrer le nouveau logiciel simulateur

Outils et techniques C, Clearcase, Solaris 10, Jira, Wireshark, Iptables, ScriptShell, Protocole TDM et TCP/IP, Linux

embarqué (Red Hat et Wind River) sur processeur Intel Xeon E5 et GPP.

01/2010 - 12/2010 :

Développeur Python IHM chez Thales Global Services

Secteur d'activité Aéronautique

Mission/Projet Développement d'une application web avec le framework Django.

Tâches/Réalisations

- * Prendre connaissance de la plateforme logicielle Orchestra.
- * Développer des scripts Python et utiliser la bibliothèque graphique Tkinter.
- * Développer et tester une application web, outil d'expertise destinée aux utilisateurs Orchestra.

Outils et techniques Python/ HTML/ CSS , Framework Django, Terminal DOS

01/2010 - 12/2010 :

Développeur & administration Informatique chez Mds Informatique

Tâches/Réalisations * Configuration serveur Apache
* Développement de bases de données SQL

Langues

Anglais (Oral : bilingue / Ecrit : avancé), Français (Oral : courant / Ecrit : intermédiaire)

Atouts et compétences

Architecture, graphique, cycle en V, suivi de projet, industrialisation, Xilinx, Participer aux réunions, plan de tests, plan de test, Sondes, simulateur, automatiser, tests fonctionnels, testabilité, salle blanche