Ingénieur en électronique et informatique pour l'embarqué

Né(e) en 2001 · 91300 Massy · 0 à 1 an d'expérience · Réf. 250312194906

Ma recherche

Contrat recherché : Tout contrat
Zone : Ile de France
Mobilité : sur toute la région
Rémunération : a étudier
Secteur : Batiment

Formations

12/2024 — Bac +5 — POLYTECH PARIS-SACLAY
Cycle d'ingénieur en électronique et informatique pour l'embarqué
12/2021 — Bac +2 — POLYTECH'LILLE
Etudiant en parcours des écoles d'ingénieur Polytech (PEIP)
12/2019 — Bac — LYCEE FAIDHERBE
Baccalauréat série S

Expériences professionnelles

03/2024 - 08/2024 — Stagiaire Ingénieur FPGA
Conception d’un banc de test pour le protocole GMSL2. Mise en place d’une approche agile basée sur la méthode SCRUM. Développement VHDL (Vivado) : injection de défauts dans les trames de communication UART.
05/2023 - 07/2023 — Stagiaire
Initiation au langage P4 (Programmable Protocol-independent Packet Processor). Assistance projet.

Langues

Anglais (courant)

Atouts

Langage Python, Langage C/C++, FreeRTOS, Altium (Conception de carte électronique), VHDL (Qwartus/ ModelSim, Vivado), IA (TensorFlow, Keras)

Permis

Permis B

Loisirs

Voyager, L'univers manga, Football (7 ans à l'US Ronchin), Natation (5 ans au L.U.C)

Fiche anonyme — l'identité et les coordonnées du candidat sont communiquées aux recruteurs qui en font la demande sur pmebtp.com.