Ingénieur en systèmes embarqués

38000 Grenoble · 0 à 1 an d'expérience · Réf. 2505220947

Ma recherche

Contrat recherché : Tout contrat
Zone : Auvergne-Rhône-Alpes
Mobilité : sur toute la région
Rémunération : a étudier
Secteur : Batiment

Formations

08/2025 — Bac +5 — UFR PHITEM – Université Grenoble-Alpes
Master EEA – Parcours MISTRE
08/2023 — Bac +3 — UFR PHITEM – Université Grenoble-Alpes
Licence EEA
08/2022 — Bac +3 — ISET Rades
Licence Génie Électrique

Expériences professionnelles

02/2025 - 08/2025 — Ingénieur en Développement Logiciels Embarqués

Validation logicielle sur STM32 avec FreeRTOS (CMSIS-OS2) sous IAR. Automatisation des tests unitaires et d'intégration via Jenkins et Git. Développement d'applications mobile et desktop (.NET). Optimisation de la toolchain et mise à jour des bibliothèques embarquées.

09/2024 - 01/2025 — Projet – Test Accéléromètre 3 axes sous radiations neutroniques

Conception d'un système embarqué pour l'acquisition de mesures en temps réel. Réalisation de tests sous irradiation neutronique et analyse des défaillances du capteur. Proposition de solutions de durcissement aux radiations.

09/2024 - 02/2025 — Projet – Système Linux temps réel sur SoC Zynq

Création d'une image Linux embarquée avec Yocto (bitbake, couches meta). Configuration du noyau Linux RT-PREEMPT, adaptation du Device Tree. Développement de modules noyau en C : GPIO, interruptions, PWM. Cross-compilation ARM, déploiement sur carte Zybo Z7-20.

04/2024 - 08/2024 — Ingénieur en électronique

Rédaction des spécifications techniques fonctionnelles et matérielles. Conception du schéma électronique et routage du PCB sous OrCAD. Réalisation des tests de validation sur prototype. Développement logiciel pour le pilotage des micro-coupures programmables.

09/2023 - 04/2024 — Projet – Robot autonome sur SoC Zynq

Implémentation d'un asservissement PID et filtres numériques sur FPGA. Développement logiciel embarqué sous Vitis pour la communication Bluetooth. Intégration des blocs matériels (IP) via bus AXI pour le lien PS–PL.

02/2022 - 06/2022 — Stage – Smart Garden (PFE)

Conception et test de cartes électroniques à base d'ESP32, intégrant un BMS, des capteurs, et un système de charge solaire. Développement en C sur ESP32 : communication Bluetooth/Wi-Fi, gestion de capteurs, acquisition et envoi de données vers le cloud. Création d'une application mobile (Flutter) pour le pilotage à distance.

Langues

Français (courant), Anglais (courant), Arabe (maternelle)

Atouts

Assembleur, Java, Keil, GPIO, I2C, SPI, UART, ADC, USB, Cross-compilation, Intégration continue, Linux Embarquée, OS temps réels, IoT, Cadence Virtuoso, Verilog, Python, CUDA-OpenCV, TiaPortal, Matlab / NI

LabView, Office

Permis

Permis B

Loisirs

Tennis (joueur/entraîneur), Musique (violon, piano, DJing)

Fiche anonyme — l'identité et les coordonnées du candidat sont communiquées aux recruteurs qui en font la demande sur pmebtp.com.