

38000 Grenoble
0 à 1 an d'expérience
Réf : 2505220947



Ingénieur en systèmes embarqués

Ma recherche

Je recherche tout type de contrat, sur toute la région Auvergne-Rhône-Alpes, dans le Bâtiment.

Formations

08/2025 : Bac +5 à UFR PHITEM - Université Grenoble-Alpes
Master EEA - Parcours MISTRE

08/2023 : Bac +3 à UFR PHITEM - Université Grenoble-Alpes
Licence EEA

08/2022 : Bac +3 à ISET Rades
Licence Génie Électrique

Expériences professionnelles

02/2025 - 08/2025 :

Ingénieur en Développement Logiciels Embarqués chez Biosynex sur Grenoble
Validation logicielle sur STM32 avec FreeRTOS (CMSIS-OS2) sous IAR. Automatisation des tests unitaires et d'intégration via Jenkins et Git. Développement d'applications mobile et desktop (.NET). Optimisation de la toolchain et mise à jour des bibliothèques embarquées.

09/2024 - 02/2025 :

Projet - Système Linux temps réel sur SoC Zynq chez Université Grenoble Alpes sur Grenoble
Création d'une image Linux embarquée avec Yocto (bitbake, couches meta). Configuration du noyau Linux RT-PREEMPT, adaptation du Device Tree. Développement de modules noyau en C : GPIO, interruptions, PWM. Cross-compilation ARM, déploiement sur carte Zybo Z7-20.

09/2024 - 01/2025 :

Projet - Test Accéléromètre 3 axes sous radiations neutroniques chez Laboratoire Tima sur Grenoble
Conception d'un système embarqué pour l'acquisition de mesures en temps réel. Réalisation de tests sous irradiation neutronique et analyse des défaillances du capteur. Proposition de solutions de durcissement aux radiations.

04/2024 - 08/2024 :

Ingénieur en électronique chez Centum T&s sur Moirans
Rédaction des spécifications techniques fonctionnelles et matérielles. Conception du schéma électronique et routage du PCB sous OrCAD. Réalisation des tests de validation sur prototype. Développement logiciel pour le pilotage des micro-coupures programmables.

09/2023 - 04/2024 :

Projet - Robot autonome sur SoC Zynq chez Université Grenoble Alpes sur Grenoble
Implémentation d'un asservissement PID et filtres numériques sur FPGA. Développement logiciel embarqué

sous Vitis pour la communication Bluetooth. Intégration des blocs matériels (IP) via bus AXI pour le lien PS-PL.

02/2022 - 06/2022 :

Stage - Smart Garden (PFE) chez Laboratoire Des Systèmes Électriques - Enit sur Tunis

Conception et test de cartes électroniques à base d'ESP32, intégrant un BMS, des capteurs, et un système de charge solaire. Développement en C sur ESP32 : communication Bluetooth/Wi-Fi, gestion de capteurs, acquisition et envoi de données vers le cloud. Création d'une application mobile (Flutter) pour le pilotage à distance.

Langues

Français (Oral : courant / Ecrit : intermédiaire), Anglais (Oral : courant / Ecrit : intermédiaire), Arabe (Oral : maternelle / Ecrit : expérimenté)

Permis

Permis B

Centres d'intérêts

Tennis (joueur/entraîneur), Musique (violon, piano, DJing)