Alternance en systèmes embarqués

Né(e) en 2006 · 78760 Jouars-Pontchartrain · 0 à 1 an d'expérience · Réf. 2607191732

Ma recherche

Contrat recherché : Tout contrat
Zone : Ile de France
Mobilité : sur toute la région
Rémunération : A étudier
Secteur : Bâtiment

Formations

2024-12-31 — Dassault Aviation
Brevet d’Initiation Aéronautique
2023-09-01 — Bac +5 — ESEO – Grande École d'Ingénieurs, Vélizy Villacoublay
Diplôme d'Ingénieur en Électronique et Informatique (en cours) Cycle ingénieur – 2 I année (Bac+4). Semestre d'études à la Politechnika Opolska (Pologne) févr.–juil. /2025. Spécialisation Systèmes embarqués, Électronique et Radiofréquences (SE ER ANG) – campus d'Angers (à partir de jan. /2027).
2023-06-30 — Bac — Lycée Viollet le Duc, Villiers Saint Frédéric
Baccalauréat général – Spécialités Mathématiques & Sciences de l'Ingénieur Option Histoire de l'art.

Expériences professionnelles

2026-03-01 - 2026-04-30 — Projet : Conception d’un drone quadrirotor en mode Acro
Conception de la carte électronique, gestion de l’alimentation et intégration des capteurs, ESC et moteurs. Développement du firmware en C sur STM32, lecture du capteur MPU6050 en I2C et liaison radio NRF24 en SPI. Réglage des gains PID par simulation HIL sous MATLAB/Simulink.
2025-08-01 - 2025-08-31 — Préparateur de commandes (Intérim)
2025-07-01 - 2025-07-31 — Conseiller de vente
2025-03-01 - 2025-04-30 — Projet : Affichage analogique de distance par capteur ultrason
Conception 100 /% électronique analogique, traitement du signal echo du capteur ultrason via AOP, pilotage d'un afficheur à barre de LED via LM3914.
2025-01-01 - 2025-01-31 — Projet : Conception numérique d'un contrôleur de micro-ondes sur FPGA
Modélisation en VHDL combinant logique séquentielle et logique combinatoire sous Vivado. Simulation des interactions utilisateur, implémentation et test sur carte FPGA Basys3.
2024-07-01 - 2024-08-31 — Employé polyvalent
2024-05-01 - 2024-05-31 — Projet : Déploiement d'un site web dynamique sur Azure
Création d'un site avec gestion de sessions, déployé sur une VM Microsoft Azure.
2024-02-01 - 2024-06-30 — Équipier polyvalent

Langues

Anglais (Courant), Espagnol (Intermédiaire)

Atouts

C/C++, Python, Rust, Java, STM32, FPGA, MATLAB/Simulink, Word, Excel, PowerPoint, Canva, Rigoureux, Autonome, Curieux

Permis

Permis B

Loisirs

Robotique, Découvertes scientifiques, Astronomie, Arts plastiques, Histoire de l'art, Finance, Musique

Fiche anonyme — l'identité et les coordonnées du candidat sont communiquées aux recruteurs qui en font la demande sur pmebtp.com.