

78180 Montingy Le Bretonneux
Plus de 10 ans d'expérience
Réf : 2608032117

Ingénieur électronique

Ma recherche

Je recherche tout type de contrat, sur toute la région Ile de France, dans le Batiment.

Formations

12/2006 : Bac +5 à CNAM

Cycle d'ingénieur en électronique - UV complètes Formation d'ingénieur en électronique.

12/2004 : Bac +3 à CNAM

DEST - Diplôme d'études supérieures techniques en électronique

12/2000 : Bac +2 à Université de Cergy-Pontoise

DUT - Génie électrique et informatique industrielle (GEII)

12/1985 :

Formation technicien de maintenance en électronique grand public

Expériences professionnelles

09/2015 - 01/2024 :

Ingénieur électronique - Conception hardware chez Valeo (thermique à La Verrière) sur Verrière

Team leader sur le projet moteur brushless 12V/48V pour fan système (refroidissement moteur) : conception, schéma, BOM, test validation et CEM, simulation sous Cadence, utilisation cage Faraday pour tests d'émission.

03/2013 - 08/2015 :

Ingénieur électronique - Conception bancs de test chez Controlsys

Définition besoins client, spécifications, conception schéma et BOM, recherche fournisseurs, plan de test, validation, plan de recette, gestion produit " conversion énergie ", gestion stock composants, conception alimentations linéaires et à découpages, gestion d'obsolescence, analyses et réparations.

10/2010 - 02/2013 :

Ingénieur électronique chez Automotive Lighting

Projet X10 Renault, AI91 PSA, T75, T91 PSA, B78 PSA : analyse cahier des charges, définition contraintes électroniques, rédaction spécifications, plan de tests, conception cartes sous Orcad/Altium, protection CEM, routage, validation électronique et tests CEM.

09/2009 - 09/2010 :

Ingénieur électronique chez Matra Automobile Engineering / Segula

Projet Wing : conception de cartes électroniques pour commande de vérins de fauteuil roulant (affichage, commande centrale µC PIC, pont H). Projet VES : module affichage et commande vitesse pour voiture de course F1 électrique. Suivi routage, rédaction documentation.

01/2005 - 09/2009 :

Ingénieur électronique chez Valeo Vecs & Ves (electrical System)

Projet Spybat□BMGT : conception carte batterie Analyse SOC/SOF, protections CEM, documentation technique. Projet DMTC : conception cartes, µC Freescale, convertisseurs DC/DC, boucle d'asservissement, protections CEM, validation tests.

01/2000 - 12/2005 :

Technicien électronique chez Valeo Vecs

Projet PLC : conception système d'envoi de données sur ligne de puissance, modulation AM, circuits de démodulation et injection. Projet TRANG : capteur d'angle de volant capacitif, validations CEM.

01/1990 - 12/1999 :

Responsable technique chez Dts (digital Technique Service)

Management d'une équipe de cinq techniciens, programmation du travail, gestion des stocks, dépannage Hi□Fi, TV, magnétoscopes, caméscopes, interface avec les services techniques des marques.

01/1986 - 12/1990 :

Technicien après□vente Hi□Fi, TV, Magnétoscope et caméscope chez Duband Service

Dépannage de matériel audio□vidéo grand public.

Langues

Vietnamien (Oral : maternelle / Ecrit : expérimenté), Anglais (Oral : courant / Ecrit : intermédiaire)