Ingénieur Logiciel Embarqué

67000 Strasbourg · 0 à 1 an d'expérience · Réf. 2608251717

Ma recherche

Contrat recherché : Tout contrat
Zone : Grand-Est
Mobilité : sur toute la région
Rémunération : a étudier
Secteur : Batiment

Formations

12/2026 — Bac +5 — UTBM
Diplôme d'Ingénieur Informatique — Systèmes Embarqués & Robotique Systèmes embarqués, robotique, ingénierie dirigée par les modèles (UML/SysML).
12/2026 — Bac +5 — UTBM
Master en Ingénierie des Systèmes Complexes — Mécatronique (double diplôme) Contrôle temps réel, asservissement, traitement du signal.
12/2023 — Bac +3 — Institut Africain d'Informatique (Togo)
Licence en Génie Logiciel Développement logiciel, bases de données, réseaux.

Expériences professionnelles

02/2026 - 07/2026 — Ingénieur Logiciel Embarqué — Électronique de Puissance (Stage)
Développement d'algorithmes de contrôle bas niveau en C sur Infineon XMC4500 (ARM Cortex-M4). Implémentation d'une boucle de régulation de courant (transformée de Clarke/; ² + PI anti-saturation) sous contraintes temps réel strictes. Validation SIL sous Matlab/Simulink et validation expérimentale sur banc de test.
03/2025 - 09/2025 — Ingénieur Logiciel Embarqué, IoT & Instrumentation (Stage)
Conception d'une architecture logicielle multitâche en C sous FreeRTOS (ESP-IDF) sur ESP32. Développement de drivers I2C et PWM pour capteurs, mise en place d'une chaîne de communication HTTPS/MQTT, pilotage de relais et suivi de la durée de vie des composants. Rédaction de la documentation technique.
09/2024 - 02/2025 — Ingénieur R&D Junior — Systèmes de Contrôle Embarqués (Stage)
Développement d'un algorithme de Power Management System pour microgrid en Go et Python. Conception d'un jumeau numérique, mise en place de pipelines CI/CD et analyse statique avec SonarQube. Implémentation de communications Modbus et gRPC, soutenance technique.

Langues

Français (maternelle), Anglais (courant)

Atouts

C (MISRA C), C++, Python, Go, FreeRTOS, Micrium OS, ESP-IDF, ARM Cortex-M4 (STM32, Infineon XMC4500), FPGA (Xilinx Zynq-7, myRIO, cRIO), ESP32, Matlab/Simulink (Model Based Design, validation SIL/MIL), LabVIEW, Rédaction d'exigences et documentation technique, UML / SysML, Plans de test et validation, mesures sur banc, instrumentation, CAN, CANopen, LIN, Modbus (TCP/RTU), I2C, SPI, MQTT, gRPC, HTTPS, PID anti saturation, transformée de Clarke/; ², analyse fréquentielle, commande numérique, Git, GitLab CI/CD, Jira, Confluence, SonarQube

Fiche anonyme — l'identité et les coordonnées du candidat sont communiquées aux recruteurs qui en font la demande sur pmebtp.com.