Ingénieure junior en systèmes embarqués

3 à 5 ans d'expérience · Réf. 2610161224

Ma recherche

Contrat recherché : Tout contrat

Zone : Toute la France

Mobilité : sur toute la france

Rémunération : a étudier

Secteur : Batiment

Formations

09/2025 — Bac +5 — Université de Bourgogne

Master 2 Électronique, Énergie Électrique, Automatique – Parcours Électronique

07/2024 — Bac +3 — Université de Bourgogne

Master 1 – Domaine STS, mention Traitement du Signal et des Images, parcours Électronique, Signal et Image

07/2023 — Bac +5 — École Nationale Supérieure des Technologies Avancées

Ingéniorat et Master 2 en Électronique (option Systèmes embarqués) Formation couvrant systèmes temps réel (FreeRTOS), systèmes d'exploitation (Linux), CAO de circuits (Altium Designer), IoT (Wi Fi, Bluetooth, Zigbee), IA, IHM (Qt, HTML, CSS).

Expériences professionnelles

01/2025 - 04/2025 — Conception et développement de PCB Mixed Signals d'un SDR (Stage)

Réalisation d'un PCB multi couches (10 /layers) intégrant SoC Zynq 7010, mémoire DDR3L, eMMC, flash QSPI, interfaces USB OTG, ADC/DAC haute résolution, et chaîne RF.

11/2024 - 11/2025 — Alternante – Ingénieure systèmes embarqués

Tests sur plateformes matérielles à base de FPGA, développement HDL, firmware et logiciel sur FPGA et MPSoC (ZYNQ Ultrascale), analyse de protocoles de communication, pilotage de composants électroniques, intégration et validation sur chaîne numérique et analogique, gestion de projets avec Jira et GitLab.

05/2024 - 06/2024 — Conception d'un contrôleur VGA (Stage)

Conception d'un contrôleur VGA sur SoC Zynq 7000 en VHDL, implémentation des blocs de synchronisation et des signaux VGA, synthèse, simulation et test matériel dans Vivado.

12/2022 - 07/2023 — Ingénieure R&D (Stage de fin d'études)

Conception et développement d'une passerelle USB CAN/CAN FD basée sur STM32H7, création de deux interfaces utilisateur en C# (analyseur CAN et interface de configuration).

06/2022 - 09/2022 — Ingénieure Conception Numérique (Stage)

Conception numérique en VHDL sur FPGA ARTIX 7, synthèse HLS, simulation avec Vivado, programmation C++ avec Vitis et utilisation de MicroBlaze.

Langues

Français (maternelle), English (notions)

Atouts

CAO des cartes électroniques (Altium, KiCad), Développement embarqué (STM32, PIC, ESP32, DSP C2000/C6000, FPGA ZYNQ, SPARTAN, ARTIX, ARM, RISC V, CISC, Raspberry Pi), Instrumentation et développement de bancs de test automatisés (LabVIEW, oscilloscopes, DAQ), Programmation (Assembly, C/C++, Qt, Java, Python, JavaScript, VHDL, Verilog, VIVADO), Linux et Linux embarqué (Debian), Conception numérique (FPGA, VHDL, Verilog), Bonnes compétences relationnelles, Autonomie dans le travail, Esprit dynamique et proactif

Permis

Permis B

Loisirs

Voyage, Sport (Tennis, Musculation), Photographie

Fiche anonyme — l'identité et les coordonnées du candidat sont communiquées aux recruteurs qui en font la demande sur pmebtp.com.