# Ingénieur Vérification et Évaluation Système (stage de fin d'études)

1 à 3 ans d'expérience · Réf. 2610161445

## Ma recherche

Contrat recherché : Tout contrat
Zone : Toute la France
Mobilité : sur toute la france
Rémunération : a étudier
Secteur : Batiment

## Formations

Bac +5 — École Nationale des Sciences Appliquées (ENSA)
Diplôme d’Ingénieur en Systèmes Électroniques et Automatiques
Bac +5 — Université Claude Bernard Lyon 1 - Ecole Centrale de Lyon
Master 2 Électronique – Systèmes Embarqués

## Expériences professionnelles

09/2025 - 09/2026 — Ingénieur Vérification et Évaluation Système / Design Engineer II

Réalisation d’évaluations internes de sécurité sur des modules cryptographiques et des implémentations au niveau système. Recherche et intégration de nouveaux scénarios d’attaque. Développement et amélioration de processus d’automatisation pour les évaluations de sécurité, de la mise en place des bancs de test jusqu’à la génération des rapports finaux. Outils : Jupyter, Git, GitLab, Xcelium, QuestaSim. Langages : Python, C, YAML, Bash, VHDL, Verilog, SystemVerilog.

03/2025 - 08/2025 — Stagiaire Ingénieur Vérification Système

Intégration et automatisation d’analyses par canaux auxiliaires pour la cryptographie asymétrique. Réalisation de tests de sécurité sur des composants matériels et logiciels contre les attaques par canaux auxiliaires. Développement et automatisation d’outils d’analyse et de revue de code. Outils : Jupyter, Git, GitLab, Xcelium, ModelSim. Langages : Python, C, YAML, Bash, VHDL, Verilog.

07/2024 - 09/2024 — Stagiaire Ingénieur

Conception et développement d’un système automatisé de détection des émotions afin d’améliorer la productivité des employés. Développement de méthodes d’apprentissage automatique pour la reconnaissance des émotions, permettant une analyse précise et en temps réel de l’état émotionnel des employés. Outils : PyQt, TensorFlow, OpenCV, scikit-learn. Langage : Python.

## Langues

Français (maternelle), Anglais (maternelle)

## Atouts

Python, Assembleur, C/C++, Java, Matlab, Shell (Linux), VHDL, Verilog, SystemVerilog, UVM, STM32, ESP32, Microcontrôleurs PIC, FPGA Altera, FPGA Xilinx, Linux, Docker, Yocto, FreeRTOS, I2C, SPI, CAN, AXI, APB, AHB

Fiche anonyme — l'identité et les coordonnées du candidat sont communiquées aux recruteurs qui en font la demande sur pmebtp.com.