

Ingenieur Informaticien Electronicien

77190 Dammarie les Lys · Plus de 10 ans d'expérience · Réf. 2610300805

Ma recherche

Contrat recherché : Tout contrat

Zone : Toute la France

Mobilité : sur toute la france

Rémunération : a étudier

Secteur : Batiment

Formations

12/1993 — Bac +5 — Ecole des Mines d'Alès / Systémia S.A.

Mastère spécialisé en Systèmes d'Information et Intelligence Artificielle avec option Réseaux et Télécommunications

12/1989 — Bac +5 — Université Paris 6

DESS Electronique et Automatique Option Commande des Processus

12/1986 — Bac +5 — Université Paris 6

Maîtrise Electronique Electrotechnique Automatisme

12/1984 — Bac +3 — Université Paris 6

Licence Electronique Electrotechnique Automatisme

12/1981 — Bac +2 — I.U.T. de Cachan

DUT Electronique

12/1980 — Bac +2 — Université Paris 7

DEUG A

Expériences professionnelles

08/2025 - 12/2025 — Ingénieur Logiciel

Activité de développement logiciel pour BSP Wxworks 25.09. Ajout et codage de drivers pour BSP, intégration des différents drivers dans le BSP, test sur cible carte processeur TigerLake.

04/2023 - 07/2024 — Ingénieur Logiciel

Développement logiciel d'un équipement aéronautique. Codage de fonctions type driver (STM32F735G) et middleware, intégration des briques logicielles sur SVN, mise au point sur cible, revue des spécifications.

03/2020 - 08/2020 — Ingénieur Logiciel

Tests unitaires sur logiciel de vol F6X, écriture de scripts à partir des LLR.

06/2019 - 02/2020 — Ingénieur Logiciel

Développement d'un logiciel de gestion multi-sources radars, correction de bugs, portage d'une librairie de décodage radar, rédaction de spécifications et fiches de test.

06/2018 - 05/2019 — Ingénieur Test

Écriture de tests système pour un tourelleau de tir militaire, mise en œuvre des logiciels des calculateurs embarqués, analyses électroniques numériques et analogiques, rédaction de documents de validation.

09/2016 - 07/2017 — Ingénieur Logiciel

Codage de fonctionnalités sur projet alterno démarreur IBSG, gestion des injections d'erreurs et routines d'exceptions sur processeur Dual Core MCP 57xxx.

01/2016 - 08/2016 — Ingénieur Logiciel

Codage et conception de machines d'état pour envoi d'emails et SMS sur carte Modem GPRS, protocole FIP, vérification de spécifications, participation à la certification.

09/2013 - 05/2014 — Ingénieur Logiciel

Intégration et développement sur divers forfaits logiciels temps réel en C durant période d'intercontrat.

08/2012 - 06/2013 — Ingénieur Logiciel

Codage et conception de la fonctionnalité de test des fonctions d'erreur de parité de la mémoire Cache L1 du PPC750 FX, mise au point des procédures de test, participation à la certification.

05/2010 - 09/2012 — Ingénieur d'Études Informatiques

Reprise d'une partition logicielle sur tout le cycle V d'un applicatif de surveillance des sources électriques de l'avion A400M, évolutions, codage, test, validation, correction d'anomalies, certification.

03/2009 - 09/2009 — Ingénieur d'Études Informatiques

Écriture des spécifications et développement d'une librairie de drivers bas niveau pour le projet A400M, programmation en C.

09/2008 - 12/2008 — Ingénieur d'Études Informatiques

Développement en C d'un driver d'entrée-sortie sous VxWorks pour une carte bi-processeur MPC 8287.

01/2008 - 08/2008 — Ingénieur d'Études Informatiques

Évolution d'un logiciel de test d'une carte multiprocesseur, mise au point et validation.

07/2007 - 11/2007 — Ingénieur d'Études Electroniques

Activité sur le système de contre-mesures de l'avion Rafale, intégration de cartes processeurs, mise au point et recherche d'améliorations.

01/2006 - 12/2006 — Ingénieur d'Études Electroniques

Validation et test de cartes électroniques numériques à base de Pentium, vérification des contraintes de routage, suivi de la production.

01/2006 - 12/2007 — Ingénieur d'Études Electroniques

Validation et test de cartes électroniques à base de MPC 885, écriture de tests en C, mise au point hardware et software, suivi de la production.

01/2005 - 12/2006 — Ingénieur d'Études Informatiques

Développement d'un firmware d'outil pétrolier de mesures sur DSP, utilisation du kernel TMS320F28, gestion des trames de télémétrie.

01/2003 - 12/2004 — Ingénieur d'Études Informatiques

Intégration et développement sur forfaits logiciels temps réel en C, portage d'une application UNIX à Linux, développement de tests pour drivers aéronautiques.

01/2001 - 12/2003 — Ingénieur d'Études Informatiques

Développement et intégration de logiciels bas niveau sur cartes embarquées, travail sur UNIX Solaris, rédaction de documents d'interface.

01/2000 - 12/2000 — Ingénieur d'Études Informatiques

Développement d'un logiciel en C pour équipement de transmission militaire sur processeur Hitachi 2146.

01/1998 - 12/1998 — Ingénieur d'Études Electroniques

Service d'installation de radars civils, étude et développement d'un système de relevé d'antennes, conception de cartes 68000/6809, développement en assembleur et Pascal.

01/1998 - 12/2000 — Ingénieur d'Études Informatiques

Développement logiciel d'équipement automobile, portage d'un logiciel de positionnement GPS+dead-reckoning sous QNX, gestion de versions sous Continuous, développement d'un contrôle d'alimentation sur microprocesseur Toshiba.

01/1997 - 12/1997 — Ingénieur d'Études Electroniques

Recette et validation du radar secondaire de l'avion Rafale, déroulement de procédures de test, mesures et vérifications.

01/1996 - 12/1996 — Ingénieur d'Études Electroniques

Développement sur plateformes TMS 302 C31, TMS 34020, MC 68020, assembleur 68020, émulateur Mice.

01/1995 - 12/1995 — Ingénieur d'Études Informatiques

Développement d'un logiciel applicatif de télévision nouvelle génération en assembleur 8048 et langage C.

01/1994 - 12/1994 — Ingénieur d'Études Electroniques

Spécifications et conception d'une carte électronique de démodulation FSK, intégration dans un FPGA, mise au point avec QuickSim.

01/1992 - 12/1992 — Ingénieur d'Études Electroniques

Conception d'un système d'aide au tir de missile MISTRAL, conception de carte 68000 VME, développement sur station HP 64000.

01/1989 - 12/1991 — Ingénieur d'Études Electroniques

Service d'installation de radars civils, étude et développement d'un système de relevé de diagrammes d'antennes, conception de cartes 68000/6809, développement en assembleur et Pascal.

01/1987 - 12/1988 — Technicien d'Études Electroniques

Étude de systèmes de visée d'hélicoptères, conception de logiciels sur microprocesseurs 80C31,

développement de cartes 68000.

01/1985 - 12/1985 — Technicien Electronicien

Service de production de systèmes de tir par laser, contrôle de cartes électroniques, mise au point d'un banc de test.

01/1983 - 12/1983 — Technicien d'Études

Étude d'un système électronique de mesures, analogique (alimentation à découpage) et numérique (logique câblée), programmation en assembleur 8051.

01/1982 - 12/1982 — Technicien Electronicien

Maintenance de matériel de mesures géophysiques, gestion de personnel sur chantiers.

Langues

English (courant)

Atouts

DO-178C, PVCS, Visual Studio, Visual C++, Cadence, Mentor Graphics, Code Composer, IBM Rational DOORS, Git, SVN, Jira, Clearcase, Jenkins, Power PC 750, MPC 57xxx, MPC 885, MPC 8287, MPC 8272, MPC 860, MPC 775, MPC 57xxx, TMS 320C31, TMS 320F28, 68xxx, 8051, FPGA, VxWorks, Unix, Linux, C, ADA, Pascal, Fortran, Assembleur, CANOPEN, ADVIEW, RTOS, QNX, RTX, PowerPC, VAX/VMS, PC/MS-DOS, macOS, Solaris, Windows, Active participation in a union council, Travail en équipe, Gestion de projet, Développement logiciel, Développement firmware, Middleware, Tests unitaires, Tests d'intégration, Programmation temps réel, Tests fonctionnels, Test électronique, C embarqué, Recette fonctionnelle, Conception électronique, Microprocesseur, Banc d'essai, Maintenance des équipements

Loisirs

Ski, Alpinisme, Escalade, Tennis

Fiche anonyme — l'identité et les coordonnées du candidat sont communiquées aux recruteurs qui en font la demande sur pmebtp.com.