Expert en Informatique Embarquée

14810 Merville · Plus de 10 ans d'expérience · Réf. 2611091333

Ma recherche

Contrat recherché : Tout contrat
Zone : Toute la France
Mobilité : sur toute la france
Rémunération : a étudier
Secteur : Batiment

Formations

01/1997 — Bac +5 — Université du Havre

DEA Génie Instrumentation et Commande Option Electronique de Puissance et Informatique Industrielle. Mention Assez – Bien.

01/1997 — Bac +5 — ESIGELEC Rouen

Ingénieur

Expériences professionnelles

02/2026 - 10/2026 — Senior embedded software développeur

Projet de génération de code CATIA MAGIC Cyber de chez DASSAULT SYSTEM. Intégration du code généré sur une carte Arduino DUE. Microcontrôleur cible Atmel SAM3X8E avec un kernel ARM Cortex M3. Adaptation de la carte additionnelle ADAFruit 1.8 ¨ TFT shield V2. Récupération/intégration des drivers Atmel sur notre IDE VSCode. Intégration de l'OS FREERTOS sur des modèles pilotes. Développement d'une couche adaptative en C et C++ intégrant les modèles pilotes. Utilisation du debugger SEGGER JLink via le JTAG. Contrôle/debug de nos signaux via un oscilloscope ou un analyseur logique DIGILENT. Élaboration d'un script Python détaillant l'empreinte mémoire FLASH/RAM. Développement de la chaîne de compilation avec Cmake. Gestion de configuration sous GitHub via GitExtension. Gestion des tickets avec CodeBeamer.

12/2023 - 05/2025 — Senior Autosar software développeur

Projet de Gateway BCMA pour JLR. Design UML et développement de Complexes Driver CDD. Gestion de configuration sous GitLab. Suivi des évolutions et tickets avec Jira. Debugge sur banc HIL via l'émulateur Trace32 LauterBach sur micro TC399. Rédaction de document SDD en tant que CDD product owner. Interface support fournisseur Visteon pour le CDD Ethernet Manager. Développement des CDD pour le transceiver Ethernet de BroadCom. Configuration AutoSar via Tresos de Elektrobit. Définition des interfaces RTE via SystemDesk de DSpace. Environnement Multicores 6 cores sur micro Infineon Aurix TC399XP. Analyse statique du code avec MisraC2012 sous Klockwork.

10/2020 - 10/2023 — AutoSar Basic Software développeur

Projet d'inverter eRAD 48v pour PSA. Support client pour la mise en route du produit sur banc d'essai chez Fiat. Mise en route du banc d'essai 48V chez IAV Guyancourt (78). Utilisation du Debbugger PLS UDE. Utilisation des outils CANAlyzer, Peak CAN, INCA, et Matlab R2020b. Support à l'équipe Control pour la mise au point de la commande MLI de l'inverter. Support et modification du logiciel ProtoA non AutoSar fourni par E2-CAD Eragny (95). Développement de Complex Device Driver. Mise en place de la chaîne de compilation sous Gmake, puis passage à ANT sous Eclipse. Configuration des modules COM et OS sous Vector Davinci Configurator. Configuration de la MCAL avec EB Tresos. Répartition des tâches sw en dual core avec le micro Infineon TC365. Définition de l'architecture AutoSar en UML sous Enterprise Architect.

01/2018 - 02/2020 — Basic Software Leader

Management de l'équipe BSW de Cergy. Management de l'équipe offshore du Caire. Suivi/correction des PRs et support client sur les évolutions. Intégration complète du produit, puis livraison logiciel au client. Support et suivi de la partie autocodée sur Embedded coder de Matlab Simulink. Debuggage via une sonde Lauterbach sur micro Infineon TC265. Configuration de la MCAL via Tresos de Elektrobit. Support à l'équipe de validation sur les couches MCAL/BSW d'AutoSar. Utilisation de Vector CANOE pour simuler les réseaux FlexRay et CAN.

09/2017 - 12/2017 — Software customer support

Support sur le variateur de vitesse ATV340. Intégration des couches logicielles du protocole de com SERCOS3. Support sur le RTOS µC/OSIII de chez Micrium. Support sur le microcontrôleur Concerto

F28M36x de chez Texas Instrument.

03/2017 - 06/2017 — Développeur expérimenté

Fonctionnalité FOTA (Firmware Over the Air) pour les véhicules RENAULT. Développement des drivers low level (Cypress ou Winbond). Élaboration du design (state flow / UML) à partir des exigences du client. Développement des drivers de la fonctionnalité FOTA (spi, I/O, CAN, …). Intégration/tests unitaires des nouveaux drivers sur une cible Spancion MB91F520. Mise en place de l'interface diag UDS avec le module AutoSar DCM de chez Vector. Réalisation d'une documentation software automatisée sous Doxygen.

07/2016 - 02/2017 — Technical leader

Projet LEMON, pilotage de moteurs électriques PMSM avec microcontrôleur OLEA T222 (CPU Arm Cortex R5F + FLU). Portage de la MCAL client sur le micro T222. Définition de l'architecture logicielle entre le CPU et la FLU. Définition de l'architecture du CDD permettant les échanges de data entre la partie CPU et la partie FLU. Mise en place du codage automatique sous Matlab/Simulink pour la partie CPU avec Embedded Coder, puis mise en place du codage automatique de la FLU avec HDL Coder. Analyse du code VHDL généré puis simulation du test bench sur ModelSim version 10.4.

02/2016 - 05/2016 — Embedded Software Expert

Définition de l'architecture logicielle d'un système Battery Management Service compliant AutoSar 4.2. Aide à l'audit et à la sélection du fournisseur de la solution logicielle.

12/2014 - 12/2015 — Software Project Leader

Développement de logiciel embarqué low level driver. Développement des couches basses d'une commande d'onduleur pour moteur triphasé synchrone de traction sur un véhicule RENAULT. Cible TriCore TC1791 de chez Infineon, compilation sous TASKING/Eclipse. Adaptation du BootLoader pour flasher le micro et le FPGA via le CAN (KWP2000). Mise au point JTAG/DAS utilisant l'émulateur UDE Debbugger de chez PLS Tools. Monitoring de données utilisant INCA de chez ETAS avec un boitier Vector XCP(DAS). Suivi et conduite de projet, correction des PR/CR, tenu du planning des délivrables.

09/2014 - 11/2014 — Expert en développement de logiciel embarqué low level driver

Développement d'un boot loader pour un prototype BMS (Battery Management Service) embarqué sur un véhicule Full-Electric de chez RENAULT. Micro-contrôleur : MB96F610 de chez Spansion, architecture 16 bits RISC. Téléchargement de l'application via le protocole KWP2000 sur le bus CAN. Debugging sur carte d'évaluation SK-96610_310-48PMC avec sa sonde dédiée. Emulation et compilation sous Softune.

01/2014 - 08/2014 — Développeur logiciel, consultant Abylsen Est, Metz

Amélioration et évolution de l'automate système sur un projet hybride électrique sur un véhicule de chez BMW. Interaction avec les modules AutoSar : Ecu State Manager, CoM Manager, NvM Manager. Analyse de la MCAL (GPIO, SPI, DMA, CAN) du micro FreeScale MPC5674. Debugging avec émulateur T32 LauterBach, Canoe (CAPL), Oscilloscope. Projet multi-sites à travers plusieurs continents. Projet multiprocesseurs : synchronisation des tâches de 3 FreeScale MPC5674. Gestion de configuration IBM Rational Synergy. Gestion des PR/CRs sous Rational Change.

01/2013 - 12/2013 — Développeur logiciel, consultant Antyas

Développement de la MCAL pour le microcontrôleur STV0991 (ARM CortexR4) intégrée par BOSCH Automotive. Développement du driver CAN 2.0B compliant AUTOSAR V4.0 Rev3. Développement du driver LIN 2.1 compliant AUTOSAR V4.0 Rev3. Développement du driver ISA (interrupt accelerator) impliquant le DMA et le transfert vidéo. Mise au point à l'aide de l'émulateur T32/Lauterbach sur board FPGA. Validation CAN/LIN à l'aide de l'outil EXXOTEST / MUXTRACE. Gestion de configuration sous DesignSync.

06/2012 - 12/2012 — Développeur logiciel, consultant Technology & Strategy Paris

Projet Battery Management Service (BMS) pour le client Dow KoKam Massy (91). Amélioration et optimisation du Flash BootLoader Vector Informatik. Développement / documentation du module CCP compliant AUTOSAR. Élaboration d'une stratégie de sauvegarde des data NVRAM. Développement sur micro Infineon TriCore TC1796.

12/2011 - 05/2012 — Coordinateur/Développeur logiciel embarqué

Debug et amélioration des drivers existants en répondant aux PR/CRs du client TESLA. Suivi complet du projet commande lève vitre sur véhicule électrique TESLA. Update des drivers LIN 2.1 sur micro MM912F634 Freescale de la famille HCS12. Gestion de configuration sous tortoise SVN.

12/2009 - 12/2011 — Coordinateur logiciel embarqué

Projet de commande de moteur triphasé synchrone brushless sans capteur de position. Participation au choix du µC utilisé sur nos projets. Suivi logiciel du projet EDC compresseur de climatisation. Développement des drivers sur micro Infineon XC2765X selon la norme AUTOSAR, génération de code sous Matlab Simulink via RTW. Gestion de configuration sous PVCS, utilisation de WinAdes.

04/2008 - 12/2009 — Ingénieur support Client Silicon Tuner TV numérique

Développement de drivers tuner: DVBC, MCNS, DVBT. Mise en place d'applications de test en C++ .NET

sous Visual Studio. Support technique client (Cisco, Motorola, …). Passage de nos drivers tuner sous DVB for Linux version 2.6.24. Gestion de configuration Telelogic Synergie (Continuus). Gestion des Problem Report (PR/CRs) sous Telelogic Change Synergie.

10/2006 - 04/2008 — Ingénieur support Client Set Top Box, TV numérique

Support technique client sur les boards Vestel. Développement des drivers dédiés SmartCard : T0 ISO 7816-3. Expert CAS-Conditional AcceSs, spécialiste CONAX. Utilisateur de Microprоss START 3150 et du logiciel CardSim. Expert MPEG 2. Gestion de configuration Telelogic Synergie (Continuus). Gestion des Problem Report (PR/CRs) sous Telelogic Change Synergie.

11/2004 - 10/2006 — Ingénieur logiciel embarqué TV numérique

Développement du driver du démodulateur TDA10048 DVB-T. Chef de Projet TDA10048. Développement de driver TDA10048 sous Linux embarqué version 2.6.24. Maintenance et support du démodulateur TDA10046 DVB-T. Utilisateur I2C STUDIO et EJTAG/Ashling avec PathFinder. Test unitaire des APIs via RS232 hyperterm et une application « maison ». Gestion de configuration Telelogic Synergie (Continuus). Gestion des Problem Report (PR/CRs) sous Telelogic Change Synergie.

04/2001 - 11/2004 — Ingénieur logiciel embarqué

Développement traitement du signal sur ARM7TDMI dédié au DECT/VEGA. Programmation Assembleur ARM7TDMI. Développement d’une référence driver en C++ et sous MATLAB Simulink. Utilisateur du debuggeur ADU et de la chaîne de compilation ADS for ARM. Gestion de configuration Telelogic Synergie (Continuus).

12/2000 - 04/2001 — Ingénieur en logiciel embarqué

Développement de drivers pour machine à affranchir le courrier sur micro NEC. Gestion de configuration sous PVCS.

09/1999 - 12/2000 — Ingénieur en logiciel embarqué

Développement de drivers pour calculateur moteur common rail d’injection diesel (type HDI) pour PSA. Expert modélisation SA/RT. Test unitaire sous ATTOL UNITEST. Processeur cible : MOTOROLA MPC555 POWER-PC RISC 32 bits. Chaîne de compilation DIAB DATA. Communication bus CAN. Gestion de configuration sous CLEARCASE.

06/1997 - 09/1999 — Ingénieur en logiciel embarqué

Développement d’un lot logiciel PSA pour les véhicules X4 et T5. Gestion des ouvrants et des sièges du véhicule via la BSI Sagem. Utilisateur d’un émulateur HITEX AX166 BONDOUT pour micro C167 SIEMENS. Utilisateur du bus VAN / CAN. Test unitaire des blocs logiciel avec ATTOL UNITEST. Modélisation sous SA/RT avec Teamwork. Gestion de configuration sous Telelogic Synergie (Continuus).

Langues

Anglais (bilingue), Espagnol (notions)

Atouts

C, C++, Python, VHDL, Assembleur, MATLAB, Simulink, AUTOSAR, MISRA C, FreeRTOS, Linux Kernel, GitHub, Jira, CodeBeamer, CMake, Makefile, Ant, Eclipse IDE, CANoe, INCA, Segger J-Link, Trace32 Lauterbach, ModelSim, Doxygen, UML, SA/RT, TCP/IP, Bus CAN, Protocole LIN, Valeur actuelle nette (VAN), I2C, SPI, DSP, Gestion de projet, Leadership, Leadership technique, Coordination, CATIA, Visual Studio Code, Gestion de configuration, GitLab, Débogage embarqué, Rédaction, Product Owner, Gestion des interfaces, Développement firmware, Analyse statique de code, Service client, Banc d'essai, Management d'équipe, Variateur de vitesse, RTOS, Microcontrôleur, OTA (Over-The-Air), Tests unitaires, Moteurs électriques, Audit fournisseur, Onduleurs, Bootloader, JTAG, Mise en place de la supervision, Débogage, Gestion des changements (Change Control), Architecture ARM, SVN, Support technique, Linux, Gestion des changements IT, Formats vidéo, Linux embarqué, API, Traitement du signal, Développement logiciel

Fiche anonyme — l'identité et les coordonnées du candidat sont communiquées aux recruteurs qui en font la demande sur pmebtp.com.