Ingénieur en électronique et systèmes embarqués

1 à 3 ans d'expérience · Réf. 2611101126

Ma recherche

Contrat recherché : Tout contrat
Zone : Toute la France
Mobilité : sur toute la france
Rémunération : a étudier
Secteur : Batiment

Formations

09/2026 — Bac +5 — Université Paris Nanterre
Master 1 Génie industriel – Électronique embarquée et systèmes de communication (EESC) alternance : un mois de cours / un mois en entreprise
07/2025 — Bac +5 — USTHB
Master en Systèmes Embarqués
06/2023 — Bac +3 — USTHB
Licence en Électronique

Expériences professionnelles

09/2025 - 06/2026 — Enseignant vacataire (Python et algorithmique en C)
Animation de séances de Python (semestre 1) et d'algorithmique et programmation en C (semestre 2) ; accompagnement des étudiants et transmission de connaissances.
08/2025 - 07/2026 — Ingénieur de recherche en systèmes embarqués
Robotique et supervision : rover mobile Raspberry Pi avec caméra et modèle de Deep Learning (détection de présence humaine en temps réel) ; interface web Python (Flask, HTML) de pilotage et de supervision à distance. Navigation autonome (ROS 2) : développement individuel : modélisation, intégration des capteurs, simulation Gazebo, cartographie SLAM, planification de trajectoire. Électronique numérique : FPGA Zynq-7000 (Vivado, VHDL), génération de signaux DDS, filtres numériques FIR. Expérimentation : base de données de caractérisation de défauts (fissures, délaminage) : 4 capteurs, 16 classes, 16 caractéristiques par classe. Documentation technique et contribution aux publications scientifiques de l'équipe.
01/2025 - 07/2025 — Ingénieur FPGA et IA embarquée
Contrôle non destructif de structures composites en fibre de carbone : détection et localisation de fissures à partir de signaux d'émission acoustique (capteurs piézoélectriques). Modèles de Deep Learning de détection et de localisation des défauts, précision de 96,13 %. Optimisation, intégration, tests et validation sur FPGA Xilinx Zynq UltraScale+ MPSoC (Vitis AI, PetaLinux) ; environnement reproductible sous Docker.
08/2024 - 09/2024 — Technicien de maintenance informatique et électronique
Diagnostic et réparation de systèmes informatiques et d'équipements électroniques ; analyse des pannes et de leurs causes.

Langues

Arabe (maternelle), Français (bilingue), Anglais (bilingue)

Atouts

C, C++, Python, MATLAB, Simulink, VHDL, STM32, ARM Cortex-M0, ARM Cortex-M3, RISC-V, Xtensa LX6, SPI, I2C, UART, Ethernet, Oscilloscope, Analyseur logique, Multimètre, Dépannage, Linux, Yocto, PetaLinux, ROS, Docker, Raspberry Pi, Jetson Nano, KiCad, Xilinx, Électronique, Impression numérique, Caméra, Deep learning, Flask, HTML, Cartographie, FPGA, Vivado, Documentation technique, Contrôle non destructif, Matériaux composites, Fibre de carbone, Émission acoustique, Capteurs de mesure, Optimisation de modèles de deep learning, Accompagnement, Transmission des connaissances, Diagnostic, Réparation d'équipement, Analyse des pannes

Fiche anonyme — l'identité et les coordonnées du candidat sont communiquées aux recruteurs qui en font la demande sur pmebtp.com.