

Né en 1982
94400 Vitry Sur Seine
1 à 3 ans d'expérience
Réf : 610241059

Technicien électronique et communication

Ma recherche

Je recherche un stage de courte durée, sur toute la région Ile de France, dans le Bâtiment.

Expériences professionnelles

/ à ce jour :

Préposé / Préposée au camping

jan2003 mars2003 instituteur en langue française. juil agent de sécurité (ads) camping familial s.o.n.a.t.r.a.c.h. expériences acquises ; travail en équipe organisation, collaboration, communication capacité analyser et synthétiser

/ à ce jour :

Conducteur / Conductrice d'installation robotisée

stages juil commande de robot. construction des trajectoires d'un véhicule non holonome dans un environnement défini par un plan. travail qui consistant essentiellement en des calculs numériques (algorithmes dijkstra moore et roy warshall) et des simulations sous matlab 7.0. ecole nationale supérieure des télécommunications de paris (enst), département tsi. sept commande d'une machine courant continu alimentée par mli (modulation de largeur d'impulsion). réalisation d'une carte d'interface et d'un pont redresseur triphasé base de transistors igbt, programmation de l'ensemble du en langage c. université de sciences et technologies a mira. laboratoire lamos

/ à ce jour :

Préparateur livreur / Préparatrice livreuse en restauration rapide

à ce jour assistant manager s.a.r.l bg express (levallois perret/92). sept2004 juil assistant manager speed rabbit pizza (vitry sur seine/94). avril2004 sept formateur et préparateur de commande, s.a.r.l hb express (vitry sur seine/94). jan2004 avril2004 employé polyvalent, s.a.r.l hb express (vitry sur seine/94). juil sept2004 agent de sécurité (accd), entrepôt et magasins de cevital.

Langues

Français (Oral : maternelle / Ecrit : expérimenté), Anglais (Oral : courant / Ecrit : intermédiaire), Arabe (Oral : courant / Ecrit : intermédiaire)

Atouts et compétences

CAO :• MATLAB, Cadence, ANSYS 8.0, Ansoft Designer, HFSS, VHDL, Silvaco.Langages :• Visual C++, C++ Builder, Scilab, C++, C, Pascal, Delphi.Systèmes d'exploitation utilisés :• Windows, Unix.Logiciels :• RO et Statistiques : Statistica-Excel. • Création et traitement d'image : Photoshop, Illustrator. • Traitement de texte : LaTex, MS-Word, MS-Power Point. • Architecture des systèmes de communication et fonction de base (Radio fréquence et modulateurs numériques, oscillateurs, mélangeurs, source hyperfréquences, simulation électromagnétique, amplificateurs HF, ...). • Compatibilité électromagnétique, sources de perturbation et méthodes d'optimisation des perturbations dans les modules et circuits intégrés, applications aux circuits automobiles, blindage, pré-tests, validation des circuits, packaging. • Process de fabrication sur Silicium, MEMS, MOEMS et MEMS RF (micro

actionneurs et micro capteurs, accéléromètres, gyromètre, capteurs chimiques et biologiques. • Conception de circuit intégré analogique en technologie MOS (du schéma électrique au masque), méthode de conception sur cible FPGA, VHDL. • Programmation, Développement, Modélisation et Simulation. • Multimédia, Design (images, interface de logiciels et animations).